**BUS DE CONTROL**

El bus de control gobierna el uso y acceso a las líneas de datos y de direcciones. Las señales de control transmiten tanto órdenes como información de temporización entre los módulos. Permite que no haya colisión de información en el sistema.

**BUS DE DIRECCIONES**

El bus de dirección consiste en el conjunto de líneas eléctricas necesarias para establecer una dirección. El bus de direcciones es un canal del microprocesador independiente del bus de datos donde se establece la dirección de memoria del dato en tránsito. Adicionalmente pueden ser necesarias líneas de control para señalar cuándo la dirección está disponible en el bus.

**BUS DE DATOS**

El bus de datos permite el intercambio de datos entre la CPU y el resto de unidades.